

Forschungspraxis

Microcontrollerbasiertes Powerline System

Der Student soll einen kleinen Testaufbau erstellen, bei dem er mit zwei STM32F103 Microcontrollern eine schmalbandige Powerline Kommunikation realisiert.

Dabei sollen auch Signalkoppler und diverse Testnetzwerke untersucht werden.

Jeder Endpunkt des Netzwerkes wird als Signalangepasst realisiert.

Zusätzlich soll eine Simulation des Netzwerkes entstehen, um verlässliche Prognosen des Systems zu ermöglichen.

Advisors

Karl-Tasnad Kernetzky